

拓维电子科技（上海）有限公司

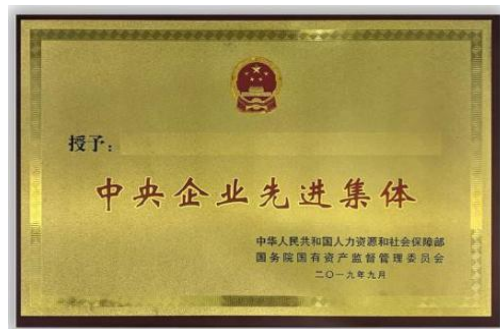
2023 招聘简章

一、公司简介

拓维电子科技（上海）有限公司成立于2019年11月，前身为25所微系统研发中心，隶属于中国航天科工二院，是国内领先的面向雷达、通信领域的芯片研发及应用公司，致力于为企业提供自主可控芯片、高可靠性的产品和服务。

公司同时拥有上海、北京和西安三个研发中心，现有员工百余人，硕博占比超54%，核心团队曾获“中央企业先进集体”称号，具备从芯片设计到量产应用的完整研发体系，业务涵盖集成电路硬件设计、软件设计、测试、产品应用推广等方面，承担省部级重大项目20余项，申请专利40余项。公司集数字芯片和射频芯片两大产品方向于一身，实现十余款芯片的量产应用，为客户提供自主知识产权的高性能雷达/通信数字信号处理芯片、毫米波多功能收发芯片、超宽带集成频率源芯片及基于芯片的系统解决方案，产品可广泛应用在雷达探测、先进通信、无人装备等领域。

拓维电子牢记初心，不断创新，持续突破核心技术，以“国家利益高于一切”为使命，秉承“坚韧、创新、团结、服务”的公司精神，坚持自主研发，打造国产高端芯片，为国家战略和国计民生提供强力支撑。



办公地址：

北京：北京市海淀区永定路52号院

西安：西安市雁塔区新加坡腾飞科汇城西塔

二、企业文化

- 1、核心价值观：国家利益高于一切
- 2、企业精神：坚韧、创新、团结、服务

三、公司亮点

央企背景、 自主芯片

大牛云集、 系统培训

员工宿舍、 带薪年假

定期体检、 零食补给

福利多多： 生日、纪念日、节假日、夏送清凉、冬送温暖等礼品

活动多多： 羽毛球、骑行、篮球、K歌、舞蹈等社团，定期活动、运动会等

四、培训体系

（一）内部培训：

- 1、导师带徒：业内大佬一对一、帮助新人快速融入
- 2、系统课程：体系化专业培训，多种课程设计，培养多样化人才

（二）外部培训：

- 1、参与行业顶会，开阔视野
- 2、外派培训，定向提升专业能力

五、晋升体系“双线并轨”

技术线：助理工程师-初级工程师-高级工程师-资深工程师-专家工程师管

理线：初级专员-中级专员-主管-部长/项目负责人

六、招聘流程

笔试/初试-复试-终试-发放offer-入职

七、招聘岗位

1. 嵌入式软件开发工程师（北京）

岗位职责:

- 1) 负责基础嵌入式应用程序开发;
- 2) 负责芯片测试程序编写;
- 3) 负责产品功能调试及客户技术支持。

岗位要求:

- 1) 统招本科及以上学历，通信、自控、电子、微电子、计算机相关专业;
- 2) 熟悉C语言，具有熟练的C语言编程能力;
- 3) 熟悉ARM以及TI DSP相关集成开发环境;
- 4) 具备嵌入式调试经验者优先。

2. FPGA开发工程师（北京）

岗位职责:

- 1) 负责FPGA代码编写、维护，包括存储器、算法、接口等逻辑设计;
- 2) 负责FPGA代码的调试;
- 3) 配合整体系统的调试测试;
- 4) 掌握大规模FPGA设计流程及相关的开发工具，能使用常用的测试仪器进行硬件调试。

岗位要求:

- 1) 统招硕士及以上学历，电子工程/微电子/通信等相关专业;
- 2) 熟练使用xilinx公司FPGA开发软件及开发流程;
- 3) 熟悉FPGA器件、芯片构架、工作原理和周边外设，熟练掌握 verilog或者VHDL设计语言;

4) 具有相关的电子学方面的基础知识，能看懂电路原理图和PCB，熟悉常用数字电路接口，有接口逻辑设计经验。

3. 数字IC验证工程师（北京）

岗位职责：

- 1) 负责数字模块.IP和SoC芯片的前后仿真验证；
- 2) 根据芯片设计规格制定验证方案，搭建基于UVM的验证平台/FPGA验证平台/硬件加速验证平台；
- 3) 编写验证用例，完成功能.性能仿真验证，负责验证过程中的Bug定位；
- 4) 负责芯片验证相关文档编写。

岗位要求：

- 1) 统招硕士及以上学历，微电子、计算机、通信等相关专业；
- 2) 熟悉IC验证流程，具备丰富的IP/SOC验证以及成功流片的经验者优先；
- 3) 熟悉嵌入式SoC架构，熟悉AXI/AHB/APB等总线协议；
- 4) 熟悉SystemVerilog.C语言；熟悉perl/tcl.chell编程；
- 5) 熟悉UVM验证方法；熟练使用Unix/Linux平台VCS.Verdi等验证EDA工具；
- 6) 有数模混合仿真经验者优先；
- 7) 良好的沟通能力和团队合作精神，工作细致耐心。

4. 模拟芯片设计工程师（北京）

岗位职责：

- 1) 负责模拟芯片设计与仿真验证；
- 2) 负责模拟芯片版图设计与仿真；
- 3) 负责模拟芯片测试调试；
- 4) 负责撰写相关文档；

岗位要求：

- 1) 统招硕士及以上学历，通信、自控、电子、微电子、计算机相关专业；
- 2) 熟练使用Cadence开展设计和仿真；

- 3) 熟悉集成电路开发流程及 CMOS或SiGe 工艺;
- 4) 具有以下一种或几种芯片、电路模块的设计经验者优先: 模拟放大器、ADC/DAC、Bandgap、电源管理、电荷泵等。

5. 射频芯片设计工程师 (北京)

岗位职责:

- 1) 负责射频/微波/毫米波芯片设计与仿真验证;
- 2) 负责射频/微波/毫米波芯片版图设计与仿真;
- 3) 负责射频/微波/毫米波芯片测试调试;
- 4) 负责撰写相关文档。

岗位要求:

- 1) 统招硕士及以上学历, 通信、自控、电子、微电子、计算机相关专业;
- 2) 熟练使用一种或几种设计软件: Cadence、ADS、AutoCAD、HFSS、SIP、EMX等;
- 3) 具有射频集成电路开发流程及CMOS/SiGe工艺者优先;
- 4) 具有以下一种或几种微波芯片的设计经验者优先: LNA、Mixer、PA、VCO、VGA、Switch、分频器、倍频器等;
- 5) 具有各类射频微波测试仪器者优先: 矢量网络分析仪、频谱仪、示波器、相噪分析仪等。

6. 微波模组设计工程师 (西安)

岗位职责:

- 1) 负责射频微波组件系统链路、结构、模块设计;
- 2) 负责射频微波组件电磁、热、力学仿真;
- 3) 负责射频微波组件测试;
- 4) 负责撰写相关文档。

岗位要求:

- 1) 统招硕士及以上学历, 通信、自控、电子、微电子、计算机相关专业;
- 2) 熟悉使用设计软件: AutoCAD、SIP、HFSS 等;

3) 熟悉各类射频微波测试仪器：矢量网络分析仪、频谱仪、示波器、相噪分析仪等。

7. 芯片测试工程师（西安）

岗位职责:

- 1) 负责芯片测试及记录、芯片筛选鉴定;
- 2) 充分了解产品的功能和性能, 了解客户的需求并为他们提供解决方案;
- 3) 完善日常工作中的技术文档、积累公司产品相关文档;
- 4) 完成上级交代的其他相关工作。

岗位要求:

- 1) 统招本科及以上学历, 通信、自控、电子、微电子、计算机相关专业;
- 2) 有良好的模拟电路, 数字电路基础;
- 3) 了解各类元器件性能及应用, 熟练掌握示波器、频谱仪、信号发生器等各类测试设备者优先;
- 4) 具备硬件调试经验者优先;
- 5) 具备良好的动手能力和团队沟通、协作能力。

8. 芯片可靠性工程师（西安）

岗位职责:

- 1) 根据应用场景和客户需求, 进行芯片可靠性方案制定;
- 2) 参与新产品开发阶段的可靠性建议与实施方案;
- 3) 指导客户设计方案, 帮助客户解决ESD、EMC等评估问题。

岗位要求:

- 1) 统招本科及以上学历, 通信、自控、电子、微电子、计算机相关专业;
- 2) 熟悉可靠性验证分析流程;
- 3) 有可靠性量产分析经验的优先;
- 4) 具备良好的动手能力和团队沟通、协作能力。

八、联系方式

联系人：周老师/杜老师

联系电话：18701592096(微信同号)

13281270252(微信同号)

[简历投递邮箱：zhaopin@tuowei-tech.com](mailto:zhaopin@tuowei-tech.com)

简历命名：姓名+学校+学历+投递岗位+工作地点



(网申二维码)