

芯无界•至未来 和芯星通 2023 校园招聘

一、公司简介

和芯星通是北京北斗星通导航技术股份有限公司（股票代码 002151）旗下企业，成立于 2009 年，是国家级高新技术企业、专精特新小巨人企业。基于公司自研的高性能卫星定位与多源融合核心算法、高集成度北斗系列芯片，和芯是首个获得“国家科学技术进步奖”的卫星导航芯片企业，在北斗重大专项比测中连续三年蝉联冠军。

公司为客户提供一站式 GNSS 时空传感产品和服务，定位精度涵盖毫米级、厘米级、亚米级到米级，能够全方位满足高精度行业级应用（含智能驾驶、无人机、精准农业、地基增强、测量测绘等）与标准精度消费应用（含车载前装、智能移动终端设备、守时等）市场对高性能、低成本、低功耗、高品质产品的需求。

和芯星通期待更优秀的伙伴加入，持续致力于引领北斗大规模民用，用“位置，增强时代”。

二、面向对象

2023 届海内外本、硕、博毕业生。

三、岗位需求

(1) 算法类

来自 Unicore 算法国际专家团队，将带领你探索 RTK、PVT、PPP、组合算法、

EE、BB、定轨等算法的神奇，在环境场景的分类和识别技术里，精准定位。

专业方向：通信、电子、导航、测绘、计算机等相关专业，硕士及以上学历。

【基带算法工程师】Base：北京、上海

岗位职责：

1. 导航产品的基带算法设计、开发和调试；
2. 定制产品算法攻关。

任职要求：

1. 熟悉数字信号处理和 GNSS 基带捕获跟踪算法；
2. 熟练运用 C、C++、Matlab 等工具，具有良好的编程习惯。

【PVT 算法工程师】Base：北京

岗位职责：

1. 导航产品的 PVT 算法开发和调试；
2. 定制产品算法攻关。

任职要求：

1. 熟悉接收机原理，精通最小二乘和 kalman 算法；
2. 熟悉 C 语言开发，了解嵌入式平台软件开发。

【RTK 算法工程师】Base：北京

岗位职责：

1. 参与多系统多频 PVT/PPP/RTK 导航定位算法开发；
2. 参与 PVT/PPP/RTK 定位算法固件开发、调试与性能优化；
3. 负责技术文档撰写；
4. 测试数据与客户反馈问题分析。

任职要求：

1. 熟悉测量技术，了解 GNSS 定位系统噪声源及系统建模；
2. 熟悉常用数据处理算法，LSQ、KF、EKF 等；
3. 熟悉 GNSS 高精度定位原理及 GNSS 高精度数据处理；
4. 熟练使用 C、C++、Matlab 等工具，具有良好的编程习惯。

【组合导航算法工程师】Base：北京

岗位职责：

1. 参与 GNSS/INS 等多源组合导航算法开发、系统设计与实现；
2. 分析数据，调试代码，维护和改进现有的组合导航性能；
3. 组合导航新技术新算法的研究；
4. 测试数据与客户反馈问题分析。

任职要求：

1. 熟悉捷联式惯性系统的工作原理、误差来源和分析方法、模型建立；
2. 熟悉卫星定位原理，掌握最小二乘和 Kalman 滤波技术，熟悉组合导航系统设计方法；

3. 熟练运用 C、C++、Matlab 等工具，具有良好的编程习惯；
4. 有视觉、图像处理经验者优先。

【NRTK 算法工程师】 Base：北京

岗位职责：

1. 负责基于地基区域增强参考站的 VRS 基线解算和大气误差建模计算以及虚拟参考站观测值生成等算法实现，测试以及持续优化；
2. 负责 VRS 改正数的验证和测试；
3. 负责各种差分数据服务的 RTCM 编解码；
4. 负责各种坐标框架下跟踪站坐标维护和转换。

任职要求：

1. 精通 GNSS 定位理论，最小二乘和 Kalman 滤波技术。精通 PVT 算法, RTK, PPP；
2. 理解最新的 GPS, GLONASS, BDS, Galileo, QZSS, SBAS 的数据处理技术，三频和多频数据处理技术。

【PPP-RTK 服务端算法工程师】 Base：北京

岗位职责：

1. 负责 GNSS 高精度实时精密轨道、钟差产品算法设计与开发；
2. 负责 GNSS 卫星端实时 UPD 算法设计与开发；
3. 负责相关算法工程化、性能优化。

任职要求：

1. 理解最新的 GPS、GLONASS、BDS、Galileo、QZSS、SBAS 的数据处理技术；
2. 熟悉 GNSS 定位理论、最小二乘、滤波等理论与技术；
3. 熟悉 C/C++ 开发，熟悉 C/C++ 高性能编程与性能优化；
4. 熟悉 GNSS 高精度实时精密轨道、钟差产品算法理论与开发；
5. 熟悉卫星端实时 UPD 算法理论与开发；
6. 优先考虑有相关项目开发经验者、对国内外一流技术有见解者。

【PPP-RTK 终端算法工程师】 Base：北京

岗位职责：

1. 负责 PPP、PPP-RTK 定位算法设计与开发；
2. 负责定位算法不同场景性能优化。

任职要求：

1. 理解最新的 GPS、GLONASS、BDS、Galileo、QZSS、SBAS 的数据处理技术；
2. 熟悉 GNSS 定位理论、最小二乘、滤波等理论与技术；
3. 了解嵌入式系开发；
4. 熟悉 GNSS 多系统多频率 PPP、PPP-RTK 定位算法理论与开发；
5. 熟悉模糊度固定理论与算法开发；
6. 优先考虑有相关项目开发经验者、PPP/INS 等组合算法开发经验者、对国内外一流技术有见解者。

【RDSS 算法工程师】 Base：北京

岗位职责：

1. 负责北斗三代 RDSS 相关的软件开发；
2. 负责相关软件功能设计、代码实现、文档编写、系统联调等；
3. 支持研发测试完成 SoC 芯片、模块等产品的功能与性能测试；
4. 解决研发测试反馈的软件相关问题；
5. 负责公司产品的软件升级和维护。

任职要求：

1. 具有嵌入式软件开发经验；
2. 有实时操作系统开发经验者优先。

(2) 集成电路类

SoC 芯片基带射频双剑合璧的导师团队，将带领你通过数字+模拟+射频技术，在集成电路设计优化和深亚微米工艺上，进一步地改善和优化功耗和成本。
专业方向：微电子、集成电路、通信、物理、计算机等相关专业，硕士及以上学历。

【模拟 IC 设计工程师（电源管理）】 Base：北京

岗位职责：

1. 根据产品定义进行系统分析，分析项目设计需求，制定 DCDC 基本拓扑结构，完成器件选型、系统计算；独立完成电路设计、验证等工作；
2. 根据工作要求指导版图工程师完成版图设计；
3. 负责完成其他辅助模块如：短路保护、软启动、过温保护等；
4. 负责完成其他需求模块如：BGP、LDO 等；
5. 按照规范撰写设计文档。

任职要求：

1. 有电源管理类 IC 设计经验，熟练掌握 DCDC 基本拓扑结构和器件选择；
2. 熟练掌握系统稳定性分析及补偿原理；
3. 熟练掌握 SOC 芯片中多电源域的电源管理部分的设计理念；
4. 熟练运用 Cadence 或 Spectre 等电路级仿真工具；
5. 理解基本工艺流程及器件结构；
6. 具备良好的模拟电路设计基础。

【模拟 IC 设计工程师】 Base：北京、上海

岗位职责：

1. 完成相关射频 IC 电路、模拟及混合信号电路模块指标分解及电路结构选择、电路性能优化设计；
2. 负责无线通讯芯片的射频 IC 电路模块设计和仿真，设计仿真报告；
3. 指导版图的设计，完成后仿真及设计仿真报告；
4. 指导 PCB 设计及跟踪芯片测试及问题 debug，完成设计测试报告；
5. 进行符合公司方向的技术预研的涉及电路技术、电路结构、电路性能的设计。

任职要求:

1. 微电子理论扎实;
2. 熟悉 IC 设计相关流程及软件。

【数字 IC 前端设计工程师】 Base: 北京、上海

岗位职责:

1. 负责 SoC 或通讯/导航基带的逻辑设计、验证、ASIC 实现;
2. 参与 CPU/DSP/BUS 等子系统的架构、low power、clock&rese 规划评估、代码生成、集成、验证方案评估及 review;
3. 从事基于 FPGA 的芯片原型开发和调试;
4. 参与 Debug&Trace 子系统规划及 RTL coding、代码集成;
5. 参与芯片总线设计实现, 外围接口 IP 集成。

任职要求:

1. 熟练掌握 Verilog 语言, 熟练进行 RTL 设计, 验证;
2. 了解 ASIC 设计相关流程及软件;
3. 了解实现及 timing check 相关 EDA tools, 有使用经验者优先;
4. 熟悉计算机系统结构, 有较丰富的 C/汇编编程和调试经验者优先。

【数字 IC 后端设计工程师】 Base: 北京

岗位职责:

1. 根据前端工程师给出的网表及 SDC, 实现模拟设计中的数字小模块的后端设计;
2. 能根据需求提取 SPEF, 并搭建 signoff 环境做 STA signoff;
3. 能读懂工艺文件, 根据不同工艺要求制定 signoff 标准。

任职要求:

1. 熟练运用 Cadence 或 Synopsys 等后端实现工具;
2. 理解基本工艺流程及器件结构;
3. 具备良好的数字电路设计基础。

【模拟版图设计工程师】 Base: 北京

职责描述:

1. 与模拟电路设计协作, 完成模拟与混合信号 IC 版图设计;
2. 对所设计的版图进行 DRC 和 LVS 验证;
3. 撰写相关技术文档。

任职要求:

1. 熟悉 CMOS 工艺的基本器件结构, 良好的电路学知识, 良好的语言编程能力, 熟悉集成电路制造工艺, 掌握模拟版图设计的基本知识;
2. 具有良好的电路学知识、语言编程能力, 具有良好的英语基础;
3. 有版图设计基础者优先;
4. 具有良好的团队合作、沟通能力。

【FPGA 工程师】 Base: 北京

岗位职责:

1. 基于 FPGA, 验证定制型特种接收机;
2. 算法预研的 FPGA 实现;
3. 新的 BD3 接口技术的研发和储备。

任职要求:

1. 熟练使用 Vivado 开发工具;
2. 熟练掌握时分复用等高效的设计方法;
3. 熟悉时序分析与优化。

【射频工程师】 Base: 北京

岗位职责:

1. 卫星导航抗干扰板卡、模块射频电路设计;;
2. 抗干扰整机射频电路设计和性能优化;
3. 解决项目中整机射频相关和电磁兼容等问题;
4. 参与硬件产品的需求分析和产品射频指标分解。

任职要求:

1. 具有扎实的电磁场专业知识;
2. 熟练使用频谱分析仪、网络分析仪等;
3. 熟悉 ADS 等 EDA 仿真软件。

(3) 嵌入式系统技术类

嵌入式系统开发“教父”级大神, 将带领你通过硬件设计+嵌入式软件设计, 在任务调度、应用处理与驱动外围器件的软件中, 改善可靠性和功耗。

专业方向: 计算机、通信、电子、导航、测绘、物理、数学等相关专业, 硕士及以上学历。

【应用工程师】 Base: 北京、上海

岗位职责:

负责解决导航产品在客户使用中的相关技术问题, 完成客户的定制需求。

任职要求:

1. 熟悉接收机原理;
2. 熟悉 C 语言开发, 了解嵌入式平台软件开发。

【嵌入式软件工程师】 Base: 北京、上海

岗位职责:

1. 负责嵌入式软件产品的设计、SoC 模块验证、驱动模块开发、应用软件开发;
2. 分析 log 数据、解决 bug 维护软件稳定性。

任职要求:

1. 有扎实的数字逻辑基础, 掌握常用的数字设计验证语言;

2. 了解计算机体系结构，掌握 C/C++ 语言，有一定的脚本开发能力；
- 3 熟悉数字 ASIC 或者 SoC 设计开发流程；
4. 熟悉 UART、I2C、SPI、flash 等模块，有 SoC 开发经验者优先；
5. 熟悉实时嵌入式操作系统，有 FreeRTOS 开发经验者优先。

【C/C++应用开发工程师】Base：北京

岗位职责：

1. 根据详细设计并编码实现；
2. 完成单元测试以及性能评估；
3. 根据需求，参与进行整体性能评估和优化。

任职要求：

1. 熟悉 C/C++ 编程语言；
2. 熟悉操作系统原理，熟悉至少一种 C/C++ 编码行业安全规范；
3. 熟练使用 gdb 进行调试；
4. 至少熟悉一种脚本（python, lua）语言。

【业务系统后端工程师】Base：北京

岗位职责：

1. 根据业务需求完成 Web 后端系统的开发,后台服务云化设计；
2. 独立完成所负责模块的需求分析、设计、开发和单元测试工作；
3. 根据业务扩展持续进行功能和性能优化。

任职要求：

1. 有高并发、微服务架构、多线程开发、OO 分析和设计经验；
2. 熟悉 Java 及 Web 开发，深入了解 Spring、MyBatis、Redis、ElasticSearch 等框架及技术；
3. 熟悉 SQL 及数据库程序设计，具备数据建模能力；
4. 熟悉 linux 系统及常用指令，了解 Docker 化的开发和部署；
5. 有电商/SAAS/支付系统经验者优先。

(4) 测试类

Unicore 测试团队是保障产品上线与攻坚产品性能优化的关键力量。在这里你将负责产品全流程测试，编写自动化脚本，独立分析数据协助产品完美呈现。
专业方向：计算机、通信、电子、导航、测绘、物理等相关专业，本科及以上学历。

【测试工程师（自动化&软件方向）】Base：北京、上海

岗位职责：

1. 客户定制化产品需求的沟通和评估；
2. 深入理解系统内部的设计原理，并能从测试的角度提供优化意见；
3. 根据产品需求和产品设计，编写功能测试设计和用例，开发自动化测试脚本；

4. 实施软件测试，完成对产品的集成测试/系统测试；
5. 对软件问题进行跟踪分析和报告，推动测试中发现问题及时合理地解决；
6. 汇总测试执行情况，编写相关报告；
7. 客户问题现场支持。

任职要求：

1. 熟悉 Python、C/C++、C# 一门或几门编程语言，能够进行测试工具的开发者优先；
2. 了解 Docker、Git 以及 Jenkins 相关系统及工具者优先；
3. 了解测试基本理论，有一定的英文基础，能够理解英文文献；
4. 熟悉 Linux 操作系统，常用数据库，计算机网络相关知识；
5. 熟练掌握 Matlab 进行测试数据处理及绘图分析；
6. 了解基本的通信原理，有卫星导航定位等相关背景为佳。

【测试工程师（硬件方向）】Base：上海

岗位职责：

1. 负责导航芯片验证板的开发及维护，配合芯片设计人员进行芯片的功能验证和调试；
2. 负责芯片的模块、板卡设计、调试、测试、技术攻关及维护工作；
3. 根据产品需求说明书，设计详细的原理图，指导 PCB 布线设计，编写各种设计文档、测试记录以及其他有关文档；
4. 出差到客户现场进行技术问题定位和支持。

任职要求：

1. 了解基本的硬件原理，可读懂原理图和结构图；
2. 熟悉 PCB 设计，会使用各种测试仪器：万用表、示波器、电子负载等；
3. 较好的英文，可以读懂器件的 DataSheet。

(5) 市场营销类

精兵强将的营销攻城师导师团队，将带领你通过负责产品定义、定价、营销、销售以及销售管理，成为公司产品方向的制定者和客户价值的直接服务者，让和芯的产品遍布全球。

专业方向：导航、通信、电子、测绘、市场营销等相关专业，本科及以上学历。

【销售工程师】Base：深圳、上海

岗位职责：

负责华东/华南地区市场开拓、产品推广及销售、客户关系维护工作，完成销售任务。

任职要求：

1. 热爱销售工作，具有较强的销售意识、客户服务意识；
2. 责任心强，抗压力强，良好的团队合作、沟通协调能力。

【渠道运营专员】 Base：深圳、上海

岗位职责：

负责代理商及客户资源开发和关系维护，协调公司内外事宜。

任职要求：

- 1.熟练使用 Excel、PPT 等办公软件；
- 2.英语口语及读写能力佳；
- 3.工作积极，有良好的沟通协调及应变能力。

【技术支持工程师】 Base：深圳、上海

岗位职责：

负责华东/华南地区重要客户的技术支持，问题解决工作。

任职要求：

1. 有较强的分析问题、解决问题及学习能力；
2. 良好的团队合作、沟通能力及服务意识；
3. 责任心强，能够接受出差。

四、校招流程

简历投递 > 通过筛选 > 初试 > 复试 > 终试 > 收到 Offer > 签订三方 > 顺利入职

五、和芯生活

1. 完备培养机制：New 芯人计划&大咖 Mentor1V1 带教，陪你从实验室走向 office。
2. 具备行业竞争力的薪酬：诱人 Base Pay+丰厚 Bonus，全额基数缴纳五险一金。
3. 福利保障：弹性工作，团建基金，平衡生活；自有餐厅，丰富美食，餐补多多；福利平台灵活自选，含补充医疗、健身激励、旅行基金、个人提升支持、交通福利、家人关爱礼物等。
4. 多样假期：法定年假、司龄假期、带薪病假等，美好生活从“芯”开始。
5. 社团生活：各类社团（羽毛球、足球、电竞、登山、滑雪、泡面协会）活动丰富。

六、申请通道

1. 关注“芯人事”公众号，点击【芯·机会】—【校招简历投递入口】。



2. 扫描下方二维码直接投递。



3. 通过邮件方式进行投递：zhaopin@unicorecomm.com
(邮件主题：职位+学校+姓名+联系电话)

七、联系我们

1. 公司网址：<https://www.unicorecomm.com>
2. 联系人：HR 刘梦 010-69939610
3. 联系邮箱：zhaopin@unicorecomm.com
(主题：应聘职位+学校+姓名+手机号码)
4. 更多信息请扫以下二维码进入和芯星通 2023 校招沟通答疑群

